

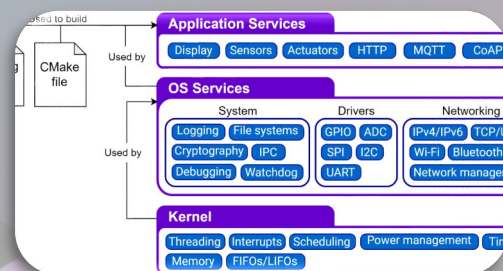
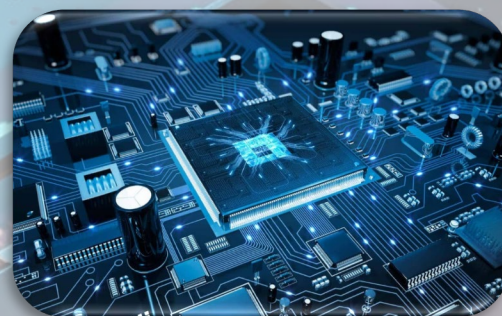
Componentes SW para Sistemas Embebidos

Microcredencial 3 ECTS (10h aula + 20h lab.)

CÁTEDRA UPM – INDRA en MICROELECTRÓNICA

¿QUÉ APRENDERÁS EN ESTE CURSO?


1. *Toolchains* y herramientas de compilación para procesadores RISC-V.
2. Mecanismos de gestión de entrada/salida, temporización y *drivers baremetal* para RISC-V.
3. Sistemas Operativos y *bootloaders* sobre procesadores abiertos.
4. Integración de aceleradores *hardware* específicos sobre SoCs RISC-V con Linux y prototipado sobre FPGA.
5. Fundamentos de los Sistemas Operativos de Tiempo Real (RTOS).
6. Despliegue de RTOS abiertos sobre SoCs RISC-V y prototipado sobre FPGA.



 RISC-V®

PRECIO DE LA
MATRÍCULA 100%
GRATUITO. FINANCIADO
POR CÁTEDRA
UPM-INDRA

 Del 30/04/2026 al 18/06/2026. Jueves de 17.30h a 19.30h

 PRESENCIAL. Laboratorios y aulas de la ETSI Industriales

 comunidad.microelectronica@upm.es

PREINSCRÍBETE