

# Diseño Digital I

Microcredencial 3 ECTS (10h aula + 20h lab.)

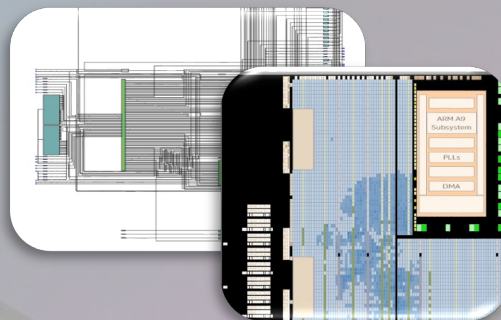
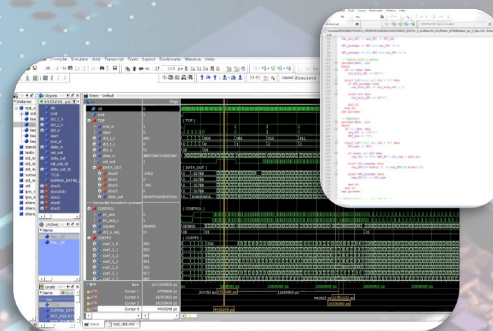
**CÁTEDRA UPM – INDRA en MICROELECTRÓNICA**

## ¿QUÉ APRENDERÁS EN ESTE CURSO?

Partiendo de unos conocimientos básicos previos de VHDL:

- Modelado eficiente con VHDL-2008
- Modelado paramétrico y test con auto-verificación
- Metodologías de diseño síncrono
- Lenguaje de Especificación de Propiedades, PSL, y cómo se integra en VHDL-2008
- Especificación y verificación con PSL

Todos los conceptos se aplicarán sobre un diseño en las fases de modelado, verificación y prototipado en FPGA.



**PRECIO DE LA  
MATRÍCULA 100%  
GRATUITO. FINANCIADO  
POR CÁTEDRA  
UPM-INDRA**

 28/10/2024 al 16/12/2024. Se impartirá los lunes: habrá sesiones de 3h (de 18:30h a 21:30h) y sesiones de 4h (de 17:30h a 21:30h).

 PRESENCIAL. ETSI Sistemas de Telecomunicación (Aula A3002)

 [comunidad.microelectronica@upm.es](mailto:comunidad.microelectronica@upm.es)

**PREINSCRÍBETE**