

# Diseño Digital II

Microcredencial 3 ECTS (10h aula + 20h lab.)

**CÁTEDRA UPM – INDRA en MICROELECTRÓNICA**

## ¿QUÉ APRENDERÁS EN ESTE CURSO?

Partiendo de los conocimientos previos de la microcredencial Diseño Digital I:

- Modelado con SystemVerilog
- Test con SystemVerilog
- SystemVerilog Assertions (SVA)

Todos los conceptos se aplicarán sobre un diseño en las fases de modelado, verificación y prototipado en FPGA.



**PRECIO DE LA MATRÍCULA  
100% GRATUITO.  
FINANCIADO POR CÁTEDRA  
UPM-INDRA**

 13/01/2025 al 10/03/2025. (Día por determinar) de 17:30h a 20:30h/21:30h

 PRESENCIAL. ETSI Sistemas de Telecomunicación

 [comunidad.microelectronica@upm.es](mailto:comunidad.microelectronica@upm.es)

**PREINSCRÍBETE**