

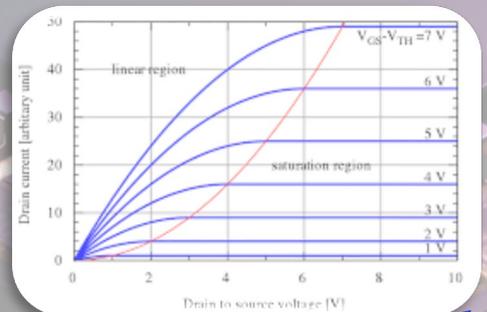
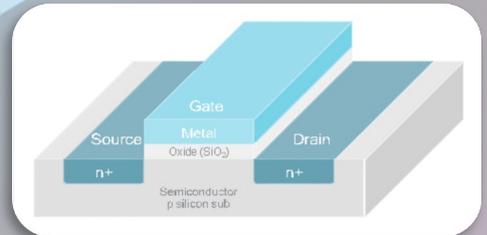
Laboratorio de circuitos integrados

Microcredencial 3 ECTS (10h aula + 20h lab.)

CÁTEDRA UPM – INDRA en MICROELECTRÓNICA

¿QUÉ APRENDERÁS EN ESTE CURSO?

1. Principios de funcionamiento del transistor MOS
2. Modelado del proceso de fabricación de un transistor n-MOS sobre un sustrato de silicio de tipo p
3. Tecnologías para la micro fabricación del transistor n-MOS: oxidación térmica, implantación iónica, deposición física en fase vapor (PVD), fotolitografía óptica, ataque secos y húmedos, soldadura por ultrasonidos
4. Encapsulado y caracterización del transistor n-MOS



**PRECIO DE LA
MATRÍCULA 100%
GRATUITO. FINANCIADO
POR CÁTEDRA
UPM-INDRA**

🕒 05/03/2025 al 14/05/2025 (X) de 17:00h a 20:00h

📍 PRESENCIAL. Laboratorios y aulas de la ETSI Telecomunicación

✉ comunidad.microelectronica@upm.es

PREINSCRÍBETE