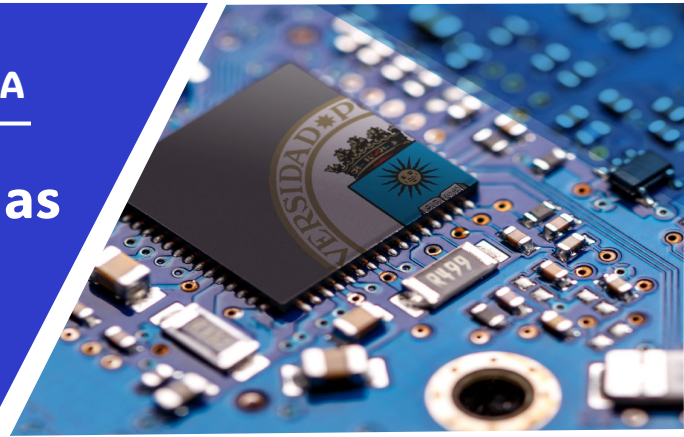


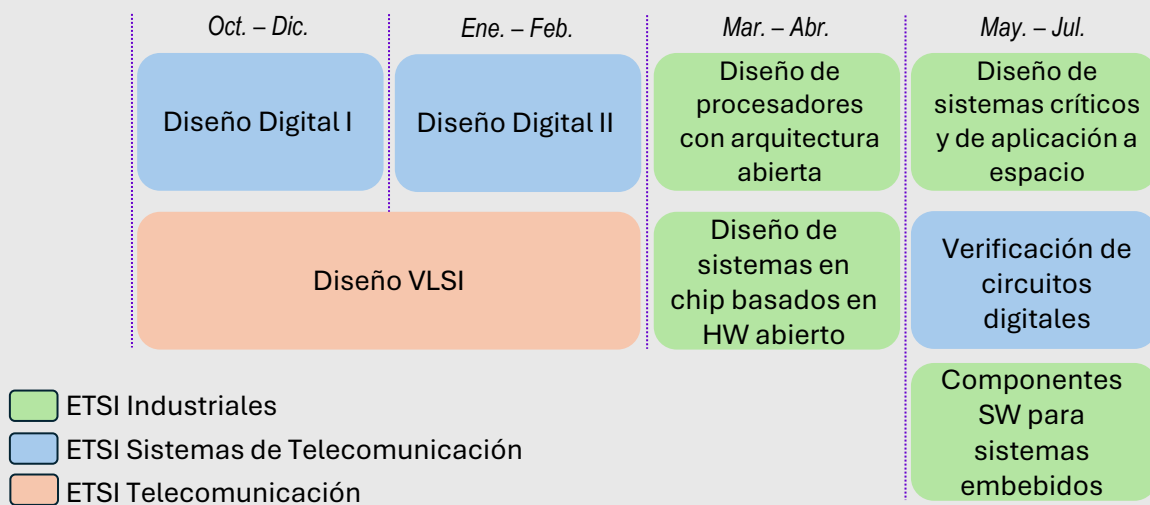
CÁTEDRA UPM – INDRA en MICROELECTRÓNICA

Diseño y Verificación de Sistemas Integrados Digitales

Título de Experto 27 ECTS



ORGANIZACIÓN DEL TÍTULO



¿QUÉ APRENDERÁS EN ESTE CURSO?

- Orientado a profesionales con conocimientos básicos de diseño de circuitos electrónicos, cubre tanto el diseño y verificación de circuitos digitales como el diseño de procesadores con arquitectura abierta (RISC-V) y sistemas en un chip. Las tecnologías empleadas son FPGA y ASIC.
- Más información en la ficha de cada Microcredencial

🕒 21/10/2024 al 11/07/2025
Horario de tarde. Consulta el horario de cada Microcredencial

✉ comunidad.microelectronica@upm.es

**PRECIO DE LA
MATRÍCULA 100%
GRATUITO.
FINANCIADO POR
CÁTEDRA UPM-INDRA**

PREINSCRÍBETE