

# Diseño VLSI

Microcredencial 6 ECTS (40h aula + 20h lab.)


**CÁTEDRA UPM – INDRA en MICROELECTRÓNICA**

## ¿QUÉ APRENDERÁS EN ESTE CURSO?


- Introducción al diseño VLSI.
- Transistores: su funcionamiento.
- Lógica CMOS.
- Proceso CMOS. Trazados.
- Caracterización del circuito.  
Simulación con herramientas comerciales.
- Lógica secuencial, temporización y familias lógicas.
- Memorias.
- Visión global del circuito integrado.
- Test de circuitos integrados y diseño para test.
- Flujo de diseño semi-custom.



**PRECIO DE LA  
MATRÍCULA 100%  
GRATUITO. FINANCIADO  
POR CÁTEDRA  
UPM-INDRA**

 20/11/2024 al 28/02/2025 (X de 17:30h a 19:30h y V de 17:00h a 19:00h)

 **PRESENCIAL.** Laboratorios y aulas de la ETSI Telecomunicación

 [comunidad.microelectronica@upm.es](mailto:comunidad.microelectronica@upm.es)

**PREINSCRÍBETE**