

# Circuitos fotónicos integrados (PICs)

Microcredencial 3 ECTS (20h aula + 10h lab.)

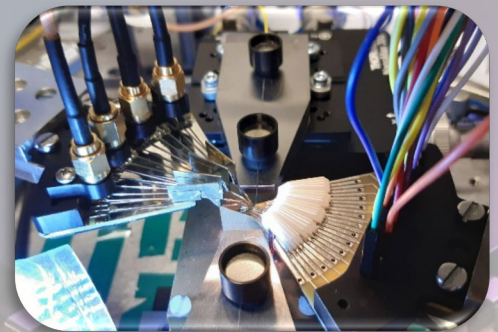
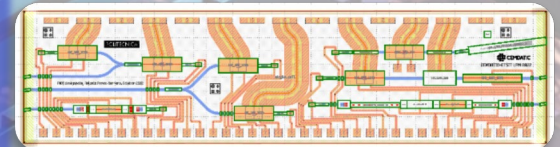
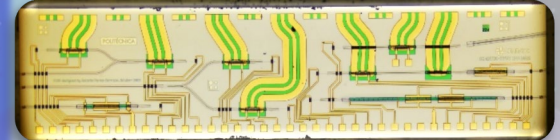
**CÁTEDRA UPM – INDRA en MICROELECTRÓNICA**

## ¿QUÉ APRENDERÁS EN ESTE CURSO?

1. Conocimientos sobre distintas plataformas de integración fotónicas.
2. Conocimientos cualitativos y cuantitativos del comportamiento de los circuitos fotónicos integrados, tanto a nivel de bloque como de sistema, así como su fabricación.
3. Conocimientos sobre diseño, caracterización experimental y encapsulado de circuitos fotónicos integrados.

## PROGRAMA


- Plataformas de integración fotónica
- Plataformas de integración genéricas
- Técnicas de fabricación de PICs.
- Caracterización y encapsulado de PICs.
- Láseres integrados en PICs
- Diseño y simulación de bloques básicos para PICs
- Diseño y simulación de PICs a nivel de sistema.
- Generación de diseños ("layout")



**PRECIO DE LA  
MATRÍCULA 100%  
GRATUITO. FINANCIADO  
POR CÁTEDRA  
UPM-INDRA**

 05/05/2025 al 25/06/2025 (L y X, 17h a 19h)

 **PRESENCIAL.** Aulas y laboratorios de la ETSI Telecomunicación

 [comunidad.microelectronica@upm.es](mailto:comunidad.microelectronica@upm.es)

**PREINSCRÍBETE**