

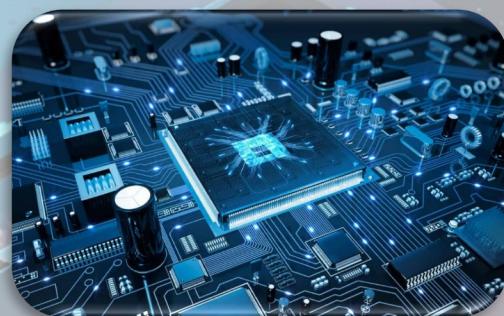
Diseño de Sistemas Críticos y de Aplicación a Espacio

Microcredencial 3 ECTS (20h aula + 10h lab.)

CÁTEDRA UPM – INDRA en MICROELECTRÓNICA

¿QUÉ APRENDERÁS EN ESTE CURSO?


1. Criterios de fiabilidad y disponibilidad de un sistema electrónico digital.
2. Características físicas y requisitos de los chips en entornos de radiación.
3. Técnicas de diseño de sistemas digitales en entornos críticos.
4. Evaluación sobre FPGA de mecanismos de tolerancia a fallos mediante técnicas de redundancia temporal y/o espacial.
5. Hipervisores y entornos de virtualización para RISC-V. Prototipado y despliegue sobre FPGA.
6. Estándares de certificación y calificación en el dominio aeroespacial.



 RISC-V®

PRECIO DE LA
MATRÍCULA 100%
GRATUITO. FINANCIADO
POR CÁTEDRA
UPM-INDRA

 23/05/2025 al 11/07/2025. Viernes de 17:30h a 21:30h

 PRESENCIAL. Laboratorios y aulas de la ETSI Industriales

 comunidad.microelectronica@upm.es

PREINSCRÍBETE